

OMEGA

逻辑分析仪



OMEGA是一款非常强大、快速、灵活、可扩展、用户友好又高性价比的逻辑分析仪，具有非同一般的大型事件存储器、高效的实时硬件压缩和复杂的触发逻辑。OMEGA工作于一个高速USB端口，无需外部电源。

特性

- 超级大型事件存储器 (512M)
- 实时硬件数据压缩
- 达到400MHz采样速度
- 达到16路输入，通过使用同步头链接更多分析仪可进一步扩展输入数量
- 灵活的触发选项
- "逻辑探头"模式
- USB (高速、480Mbps) 控制和供电
- 先进软件 (for Windows和Linux)



- 定义的条件持续时间 ("长于" 和/或 "短于")
- 两个不同条件的次序
- 16位计数器 - 触发于N次条件发生之后
- 扩展的条件定义选项，使用逻辑函数(N)AND、(N)OR、(N)XOR
- 在8路输入/400MHz模式下标准触发选项 - 触发于输入信号边沿
- 触发点可放置到所记录事件的任何位置 - 从最初到结束

先进软件

- 可用插件 - ASIX和用户自定义均可，例如协议分析仪 (如I2C、SPI、UART、全速和低速USB、...)
- 轻松支持多种语言 (不适用于插件)
- 波形可保存和上传到电脑硬盘
- 波形可导出为文本文件以备将来处理
- 波形可在打印机上打印
- 灵活的踪迹定义 (输入信号和恒定逻辑电平的任何组合) 和踪迹表示 (信号、总线-二进制、八进制、十进制、十六进制、ASCII)。输入信号可用于不止一个踪迹
- 免费协议分析仪：UART、I2C和SPI。USB协议分析仪(低速和全速)可单买
- 灵活控制，使用鼠标和键盘
- 个人电脑要求：Windows XP和以上、Pentium 4 (建议双核处理器)，至少1GB RAM (建议2GB RAM)
- 支持LINUX (用WINE) - 详见我们的网站：www.hkaco.com>开发工具

说明

OMEGA逻辑分析仪以满足用户最重要的实际要求为设计理念：

超大型事件存储器

采用512M SDRAM存储器和高效实时硬件压缩满足用户的最高要求。少量的输入通道可使用更高数量的事件来保存。当输入静止时，存储器几乎不被消耗。对于常规测试，OMEGA能够保存高达数百万个输入变化 (例如大约10M位通过高速双线同步总线传输)。只用少数输入变化，最大测试长度可达到77分钟左右。

灵活的输入/样本速度选项

- 16路输入/200MHz
- 8路输入/400MHz
- 15路输入 + 1路同步时钟输入 (拖尾或下降沿)，时钟速度从1至99.9MHz，异步时间刻度

你可多个逻辑分析仪同时测量超过16路输入，通过用同步头和同步电缆链接多个逻辑分析仪来实现。保证分析仪之间的同步精度：链接2个分析仪为 $\pm 5\text{ns}$ ；链接3个分析仪为 $\pm 10\text{ns}$ 。

复杂触发逻辑

在16路输入/200MHz模式下有很多种触发选项：

- 任何值或边沿，在任何输入条件下

用户友好

- 轻松连接电脑 - 方便的高速USB接口
- 低功率 - 无需电源适配器
- 逻辑探头模式 - OMEGA显示所有16路输入上的瞬时逻辑电平
- 清晰的LED指示灯表示瞬间又直观状态
- 快速工作 - 对任何所选的视图，延时低于1秒(全部数据下载只需几秒)
- 输入阈值电平适合于TTL、LVTTTL和2.7至5.5V CMOS电平
- 可升级 - 基于Xilinx FPGA的灵活设计，因此可通过简单的软件升级，增加和增强OMEGA逻辑分析仪的功能 (例如频率、周期和占空比测量)
- 小型、轻量 and 紧凑

SIGMA2

逻辑分析仪



SIGMA2是一款强大的、快速的、灵活的、用户友好的又高性价比的逻辑分析仪，具有非同一般的大型事件存储器、实时硬件压缩和复杂的触发逻辑。SIGMA2工作于USB端口，无需外部电源。

特性

- 大型事件存储器 (256M)
- 实时硬件数据压缩
- 达到200MHz采样速度
- 达到16路输入
- 灵活的触发选项
- "逻辑探头"模式
- USB (全速、12Mbps) 控制和供电
- 先进软件 (for Windows和Linux)



- 触发点可放置到所记录事件的任何位置 - 从最初到结束

先进软件

- 可用插件 - ASIX和用户自定义均可，例如协议分析仪 (如I2C、SPI、UART、SDRAM、全速和低速USB、...)
- 轻松支持多种语言 (不适用于插件)
- 波形可保存和上传到电脑硬盘
- 波形可导出为文本文件以备将来处理
- 波形可在打印机上打印
- 灵活的踪迹定义 (输入信号和恒定逻辑电平的任何组合) 和踪迹表示 (信号、总线-二进制、八进制、十进制、十六进制、ASCII)。输入信号可用于不止一个踪迹
- 免费协议分析仪: UART、I2C和SPI。USB协议分析仪(低速和全速)可单买
- 灵活控制，使用鼠标和键盘
- 个人电脑要求: Windows XP和以上、Pentium 750 MHz或更快CPU (建议双核处理器)，至少512MB RAM (建议1 GB RAM)
- 支持LINUX (用WINE) - 详见我们的网站: www.hkaco.com> 开发工具

说明

SIGMA2逻辑分析仪以满足用户最重要的实际要求为设计理念:

大型事件存储器

采用256M SDRAM存储器并且通过实时硬件压缩进一步增强，可实现14,680,064个样本存储或者记录至少45分钟。

灵活的输入/样本速度选项

- 16路输入/50 MHz (和更低样本速度，分度为2 ... 256)
- 8路输入/100 MHz
- 4路输入/200 MHz
- 16路输入 - 采样于变化的输入信号 (异步时钟) - 拖尾、下降或双边沿，最大时钟速度为40 MHz/1:1占空比
- 15路输入 + 1路同步时钟输入 (拖尾或下降沿)，最大时钟速度49.9MHz

复杂触发逻辑

在16路输入/50MHz模式下有很多种触发选项:

- 任何值或边沿，在任何输入条件下
- 定义的条件持续时间 ("长于" 和/或 "短于")
- 两个不同条件的次序
- 16位计数器 - 触发于N次条件发生之后
- 扩展的条件定义选项，使用逻辑函数(N)AND、(N)OR、(N)XOR
- 在8路输入/100MHz和4路输入/200MHz模式下标准触发选项 - 触发于输入信号边沿

用户友好

- 轻松连接电脑 - 方便的USB接口
- 低功率 - 无需电源适配器
- 逻辑探头模式 - SIGMA2显示所有16路输入上的瞬时逻辑电平
- 清晰的LED指示灯表示瞬间又直观状态
- 快速工作 - 对任何所选的视图，延时低于1秒(全部数据下载只需大约90秒)
- 输入阈值电平适合于TTL、LVTTTL和2.7至5.5V CMOS电平
- 可升级 - 基于Xilinx FPGA的灵活设计，因此可通过简单的软件升级增加和增强SIGMA2逻辑分析仪的功能 (例如频率、周期和占空比测量)
- 小型、轻量 and 紧凑

不只是逻辑分析仪

添加调试功能可通过软件升级和插件来实现。

现有的SIGMA2软件:

- 频率测量 - 4个独立通道，含过滤和求
- INSIDER - 灵活的监测/调试工具可调试MCU和FPGA (极大强化可替代停产的INSIDER)